



informatica.uv.cl mia.uv.cl postgrados.uv.cl

General Cruz #222, Facultad de Ingeniería, Valparaíso

MAGÍSTER EN Informática Aplicada

Registra tu interés haciendo clic aquí

Magister en Informática Aplicada



➤ Contacto Director del programa: Dr. Alonso Inostrosa

magister.informatica@uv.cl alonso.inostrosa@uv.cl

+56 32 260 3643

Facultad de Ingeniería, General Cruz 222, Valparaíso

https://mia.uv.cl

> Modalidad: Presencial

Duración: 4 Semestres / 88 Créditos SCT

> Horario:

Diurno

La manifestación de interés o la postulación a cualquier programa de postgrado o postítulo de la Universidad de Valparaíso debe efectuarse a través del portal postgrado.uv.cl El programa de Magíster en Informática Aplicada, busca contribuir tanto en la generación de conocimiento dentro de las diversas áreas disciplinarias de la informática, como a generar conocimiento de los resultados de las soluciones informáticas en su contexto de aplicación.

Además, el programa busca permitir a las organizaciones públicas y privadas generar valor a través de la aplicación contextualizada y con un enfoque científico de las tecnologías de la información.

El programa de Magíster en Informática Aplicada tiene por **Objetivo General** formar graduados con conocimiento teórico y práctico avanzado en ingeniería informática y sus aplicaciones, capaces de contribuir a la generación de conocimiento y de diseñar, desarrollar y evaluar soluciones tecnológicas, vinculadas con la sociedad y la industria y con responsabilidad social. Entre sus **objetivos específicos** destacan:

- Entregar conocimientos avanzados y actualizados, tanto teóricos como prácticos en ingeniería informática y sus aplicaciones, así como los fundamentos teóricos y metodológicos para su aplicación con enfoque científico en contextos públicos y privados.
- Formar capacidades de investigación en ingeniería informática y sus aplicaciones, para su aplicación en entornos de investigación y desarrollo tecnológico en contextos académicos y/o industriales.
- Desarrollar instancias de colaboración entre la academia y la industria a través del fomento de actividades de investigación, innovación y desarrollo para la solución de problemas relevantes de la industria.

El perfil de egreso para los graduados del programa de Magíster en Informática Aplicada será que a partir de conocimientos avanzados en tecnologías y metodologías en la frontera del conocimiento en ingeniería informática y de la investigación aplicada, los graduados del programa de Magíster en Informática Aplicada serán capaces de diseñar y desarrollar soluciones tecnológicas siguiendo los lineamientos de la investigación científica y tecnológica, desempeñarse en equipos de investigación y desarrollo en contextos académicos e industriales, y generar innovación tecnológica en organizaciones de todo tipo.

El programa considera una única **línea de investigación**, Informática aplicada, que se centra en estudiar aplicaciones en contextos reales, tanto industriales como científicos, de diversas áreas disciplinares de la informática.

>>>> Cuerpo Académico <<<<

Alonso Inostrosa Psijas. Doctor en Cs. de la Ingeniería, mención Informática, Universidad de Santiago de Chile, Chile.

Daniel Cabrera Paniagua. Doctor en Ingeniería Informática, Pontificia Universidad Católica de Valparaíso, Chile.

Fabián Riquelme Csori. PhD. in Computing, Universitat Politècnica de Catalunya, España. **Jean-Gabriel Minonzio.** Doctor en Física, Université Paris Diderot, Francia.

René Noël López. Doctor en Informática, Universidad Politécnica de Valencia.

Roberto Muñoz Soto. Doctor en Ingeniería Informática, Pontificia Universidad Católica de Valparaíso, Chile.

Rodrigo Olivares Ordenes. Doctor en Ingeniería Informática, Pontificia Universidad Católica de Valparaíso, Chile.

Colaboradores

Ana Aguilera Faraco. Doctora en Tratamiento de Señales y Telecomunicaciones, Université de Rennes I, Francia.

Carlos Becerra Castro. Doctor en Ingeniería Informática, Universidad Técnica Federico Santa María. Chile.

Cristian Carrion Valencia. Magíster en Ingeniería Informática, Pontificia Universidad Católica de Valparaíso, Chile.

Eliana Providel Godoy. Doctora(c) en Ingeniería Informática, Universidad Técnica Federico Santa María, Chile.

Gabriel Astudillo Muñoz. Doctor en Ciencias de la Ingeniería Mención Informática, Universidad de Santiago de Chile, Chile.

Marco Aravena Vivar. Doctor(c) en Ingeniería Electrónica, Universidad Técnica Federico Santa María, Chile.

Marta Barría Martínez. Doctora en Ciencias en Informática, Pontificia Universidad Católica de Rio de Janeiro, Brasil.

>>>> Requisitos <<<<

Podrán postular al Programa aquellas personas que posean el grado de licenciado o título profesional de carreras con al menos 8 semestres de duración, en Ciencias de la Ingeniería, Ingeniería Informática o afín. Se entenderá grado académico afín a aquel título o grado extranjero homologable en Chile por ciencias de la ingeniería, ingeniería informática o superior, de acuerdo con los instrumentos de revalidación y reconocimiento de títulos y grados provistos por las políticas de educación de Chile.

Además, deberá presentar la siguiente documentación:

- 1. Fotocopia de su cédula de identidad o pasaporte
- 2. Copia de certificados de título y grados previos
- 3. Currículum vitae (ver formato)
- 4. Carta de motivación (ver formato)
- 5. 2 cartas de recomendación (ver formato)
- 6. Se recomienda ver la rúbrica de evaluación (ver formato).

>>>> Plan de estudio <<<<

I Semestre Inteligencia Artificial Metodología de la Transformación Digital Avanzado 8 créditos SCT **II Semestre** Innovación y Transferencia Electivo Disciplinar I Electivo Disciplinar II 8 créditos SCT **IV Semestre III Semestre Proyecto de Tesis** 20 créditos SCT 20 créditos SCT

Rebajas Arancelarias

Descuento arancelario de un 10% por pago al contado o contra factura para todos aquellos alumnos que paguen el arancel diferenciado total del programa, dentro de los 90 días corridos, contados desde la fecha de inicio del programa registrado en los sistemas de registros académicos institucionales.

5 Becas de exención arancelaria de un 20% a estudiantes y Alumnis de pregrado, postgrado y postítulo de la Facultad de Ingeniería de la Universidad de Valparaíso.

Becas de exención arancelaria de hasta un 50% del arancel total, de acuerdo a pauta preestablecida, a un máximo de 3 Alumni de la Escuela de Ingeniería Informática titulados dentro de los últimos 18 meses previos a la fecha de postulación a este programa Magíster.

Becas de exención arancelaria de hasta un 90% del arancel total, de acuerdo a pauta preestablecida, a un máximo de 5 alumnos con destacada trayectoria en investigación, la que será validada por al menos una publicación en revista con comité editorial en los últimos tres años.

Becas de exención arancelaria de un 100% a dos estudiantes de la Escuela de Ingeniería Informática de la Universidad de Valparaíso, vía articulación por adscripción voluntaria, según determine el Comité de Selección del Programa.

5 Becas de exención arancelaria de un 20% del arancel para funcionarios de la Dirección de Tecnologías de Información y Comunicación de la Universidad de Valparaíso.

5 Becas de exención arancelaria de un 15% para alumnos, Alumnis y funcionarios de la Universidad de Valparaíso.

5 Descuentos arancelarios de un 10% para empresas y asociaciones con convenios vigentes.